

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-14556

(43)公開日 平成6年(1994)1月21日

(51)Int.Cl.⁵

識別記号

庁内整理番号

F I

技術表示箇所

H 0 2 M 7/48

E 9181-5H

A 9181-5H

G 0 2 F 1/133

5 3 5

9226-2K

G 0 9 G 3/18

7319-5G

審査請求 未請求 請求項の数4(全 9 頁)

(21)出願番号 特願平4-186034

(22)出願日 平成4年(1992)6月19日

(71)出願人 591220850

新潟精密株式会社

新潟県上越市大字土橋787番地

(72)発明者 丸山 孝

新潟県上越市大字土橋787番地 新潟精密

株式会社内

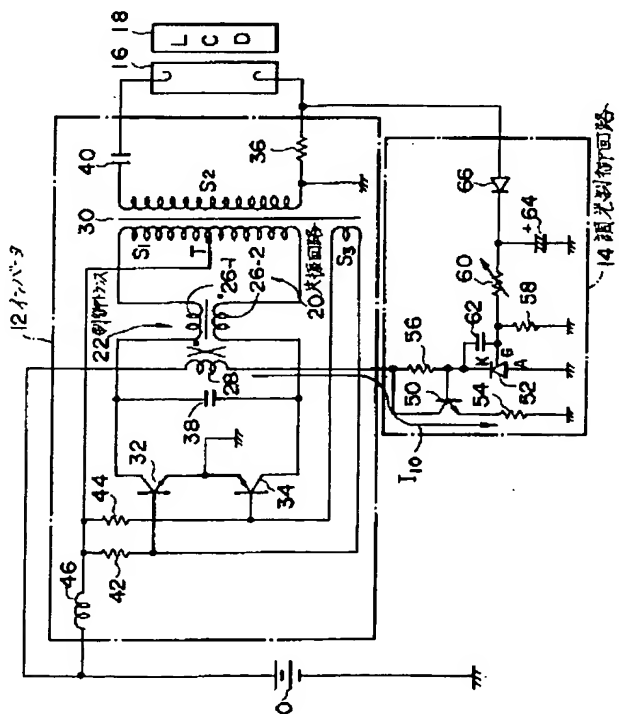
(74)代理人 弁理士 布施 行夫 (外2名)

(54)【発明の名称】 共振型インバータ回路およびこれを用いたバックライトの輝度調整回路

(57)【要約】

【目的】 部品点数を減らし、コストダウンを図ることができると共に、EMIノイズの小さなバックライト用の輝度調整回路を提供すること。

【構成】 バックライト輝度調整回路は、 배터리10の出力電圧を交流電圧に変換出力する共振型インバータ12と、共振インバータ12の出力電圧により点灯されるバックライト16と、共振型インバータ12の出力電圧を制御する調光制御回路14を含む。共振型インバータ12は、そのLC共振回路20内に接続された可変インダクタ22を含み、前記電圧制御回路14は、前記可変インダクタ22のインダクタンスを制御することにより、共振型インバータ12の出力電圧を制御し、前記バックライト16の輝度調整を行う。



【特許請求の範囲】

【請求項 1】 直流電圧を交流電圧に変換出力する共振型インバータと、

前記共振型インバータの出力電圧を制御する電圧制御回路と、

を含み、

前記共振型インバータは、その LC 共振回路内に接続された可変インダクタを含み、

前記電圧制御回路は、前記可変インダクタのインダクタンスを制御することにより、前記共振型インバータの出力電圧を制御することを特徴とする共振型インバータ回路。

【請求項 2】 請求項 1 において、

前記共振型インバータは、

センタータップに直流電源が接続された 1 次巻線、交流電圧出力用の 2 次巻線、フィードバック用の 3 次巻線を有する昇圧トランスと、

前記昇圧トランスの 1 次巻線の両端に接続され、この 1 次巻線との間で LC 共振回路を構成する共振コンデンサと、

一端側が前記共振コンデンサの異なる端部にそれぞれ接続され他端側がアースされ、前記フィードバック用の 3 次巻線の出力電圧により交互にオン、オフされる一対のスイッチング素子と、

を含み、前記一対のスイッチング素子のオン、オフ動作により前記昇圧トランスの出力用 2 次巻線から交流電圧を出力するよう形成され、

前記可変インダクタは、

コアと、

前記コアに互いに磁束が相殺されるよう巻き回されされた第 1 および第 2 の交流巻線と、

前記コアに巻き回され、直流電流を通电することにより前記第 1 および第 2 の交流巻線のインダクタンスを制御する制御用直流巻線と、

を含む制御トランスとして形成され、

前記第 1 の交流巻線は、前記昇圧トランスの 1 次巻線の 1 端側から前記共振コンデンサにかけての通電回路内に直列に接続され、

前記第 2 の交流巻線は、前記昇圧トランスの 1 次巻線の他端側から前記共振コンデンサにかけての通電回路内に直列に接続され、

前記電圧制御回路は、前記昇圧トランスの出力用 2 次巻線の出力電圧に基づき、前記制御トランスの制御用直流巻線へ通电する直流電流を制御し、前記昇圧トランスの出力用 2 次巻線側の出力電圧を所定の値にフィードバック制御することを特徴とする共振型インバータ回路。

【請求項 3】 請求項 1 において、

前記共振型インバータは、

センタータップに直流電源が接続された 1 次巻線、電圧出力用の 2 次巻線、フィードバック用の 3 次巻線を有す

る昇圧トランスと、

前記昇圧トランスの 1 次巻線の両端に接続され、この 1 次巻線との間で LC 共振回路を構成する共振コンデンサと、

一端側が前記共振コンデンサの異なる端部にそれぞれ接続され他端側がアースされ、前記フィードバック用の 3 次巻線の出力電圧により交互にオン、オフされる一対のスイッチング素子と、

前記昇圧トランスの出力用 2 次巻線に直列接続されたコンデンサと、

を含み、前記一対のスイッチング素子のオン、オフ動作により前記昇圧トランスの出力用 2 次巻線から交流電圧を出力するよう形成され、

前記可変インダクタは、

コアと、

前記コアに巻き回されされた交流巻線と、

前記コアに巻き回され、直流電流を通电することにより前記交流巻線のインダクタンスを制御する制御用直流巻線と、

を含む制御トランスとして形成され、

前記交流巻線は、前記共振コンデンサと並列接続され、前記電圧制御回路は、前記昇圧トランスの出力用 2 次巻線の出力電圧に基づき、前記制御トランスの制御用直流巻線へ通电する直流電流を制御し、前記昇圧トランスの出力用 2 次巻線側の出力電圧を所定の値にフィードバック制御することを特徴とする共振型インバータ回路。

【請求項 4】 請求項 1～3 のいずれかの共振型インバータ回路と、

前記共振型インバータの出力電圧により点灯されるバックライトと、

を含み、

前記電圧制御回路は、前記可変インダクタのインダクタンスを制御することにより、前記バックライトの輝度調整を行うことを特徴とするバックライトの輝度調整回路。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は、共振型インバータ回路およびこれを用いたバックライトの輝度調整回路、特にパーソナルコンピュータやワードプロセッサ等の電子機器の表示部の明るさを任意に調整することができる回路に関する。

【0002】

【従来の技術】近年、パーソナルコンピュータ等の OA 機器は小型化、小電力化の傾向にある。そのため、デスクトップ型その他、ラップトップ型やノート型の OA 機器が増えており、それに使われる表示部にも、小型化、小電力化の要求を満足する液晶表示板が使われることが多い。また、このような液晶表示板を用いた場合には、見やすさを改善するために、バックライトを併用すること

が多く、液晶表示板の裏側あるいは横側から照明を当てて視覚性を高めている。

【0003】図7は、バックライトとして冷陰極管を用いたノート型のパーソナルコンピュータのバックライト用の輝度調整回路である。

【0004】通常、バックライト用の輝度調整回路には、直流電源98として、バッテリーや、ACアダプター等が用いられることが多い。このため、輝度調整回路には、直流電源98から供給される直流電圧が変動しても、確実に動作できる機能が必要となる。さらに、バックライト自体の明るさを調節できるよう、その出力電流を可変制御する機能も必要とされる。これらの要求を満足するため、従来のバックライト用輝度調整回路は、共振型インバータ82の前段に、PWM制御方式のチョッパレギュレータ80を設けるものが一般的であった。

【0005】前記チョッパレギュレータ80は、直流電源98から出力される直流電圧を、所定の電圧に変換し、インバータ82に向け出力する。インバータ82は、チョッパレギュレータ80から供給される電圧を所定周波数の交流電圧に変換し、冷陰極管84を点灯させる。

【0006】冷陰極管84は、LCD（液晶表示板）86の裏側あるいは横側に配置されて、LCD86に透過光を供給するためのものである。チョッパレギュレータ80から出力される電圧の値を変化させることにより、冷陰極管84の輝度を利用者が見やすい任意の明るさに調整することが可能となる。

【0007】以下、前記チョッパレギュレータ80、インバータ82の動作をより詳細に説明する。

【0008】前記調光用のチョッパレギュレータ80は、高速スイッチング用MOSFET100、PWM制御IC102、コンデンサ104、ダイオード106、チョークコイル108、ダイオード90およびコンデンサ92を含む。

【0009】そして、前記PWM制御IC102は、外部から入力される調光信号に応じてMOSFET100をチョッパ制御する。これにより、MOSFET100に直列接続されたチョークコイル108を介して、インバータ82に向け、調光信号に応じた電圧が出力されることになる。したがって、前記調光信号を制御することにより、チョッパレギュレータ80の出力電圧を任意の値に制御することができる。

【0010】さらに、チョッパレギュレータ80の出力電圧は、ダイオード90、コンデンサ92を用いて構成されたフィードバック回路を介して、PWM制御IC102に入力される。したがって、フィードバック信号に基づき、PWM制御IC102は、チョッパレギュレータ80の出力電圧が調光信号によって指示された電圧値となるよう、MOSFET100をチョッパ制御する。これにより、直流電源98の電圧変動に関わりな

く、常に所望の電圧をインバータ82に向けて出力することができる。

【0011】インバータ82は、2つのパワートランジスタ110及び112、昇圧トランス114、抵抗器116、118、コンデンサ120、122を含んで構成されている。昇圧トランス114は、センタータップTを有する1次巻線、交流電圧出力用の2次巻線S2、フィードバック用の3次巻線S3を含み、チョッパレギュレータ80から供給される電圧が一次巻線S1のセンタータップTに入力される。一次巻線S1の一方端はパワートランジスタ110のコレクターエミッタ間を介して接地されており、他方端はパワートランジスタ112のコレクターエミッタ間を介して接地されている。また、フィードバック用三次巻線S3の両端が2つのパワートランジスタ110、112の各ベースに接続されており、この三次巻線S3に誘起される電圧によって2つのトランジスタ110、112が選択的に動作するようになっている。しかもこの三次巻線S3の方向を調整することにより、一方のトランジスタが動作しているときには、他方のトランジスタを停止させるような電圧が三次巻線S3に誘起されるようになっている。

【0012】従って、2つのパワートランジスタ110、112が交互に動作し、一次巻線S1に共振電流が流れると、出力用二次巻線S2から共振周波数の交流電圧が出力され冷陰極管84が点灯される。

【0013】

【発明が解決しようとする課題】このように、従来の輝度調整回路は、直流電源98の電圧の変動に影響されることなく、冷陰極管84を駆動するため、さらには、調光信号に応じて冷陰極管84の輝度調整を行うために、共振型インバータ82の前段にチョッパレギュレータ80を独立して設ける必要があった。このため、回路全体の構成が複雑化し、かつ部品点数も増えるため、輝度調整回路自体が高価なものになってしまうという問題があった。

【0014】さらに、従来の輝度調整回路は、PWM制御IC102により、MOSFET100に高速スイッチング動作をさせていたため、パルスの急進な立ち上がり、立ち下がり部分でEMIノイズが発生し、周囲の電子機器に悪影響を及ぼすという問題があった。

【0015】本発明は、このような従来の課題に鑑みて成されたものであり、その目的は、部品点数を減らし、コストダウンを図ることができると共に、EMIノイズの小さな共振型インバータ回路およびこれを用いたバックライト用の輝度調整回路を提供することにある。

【0016】

【課題を解決するための手段】上述した課題を解決するために、本発明の共振型インバータ回路は、直流電圧を所定の交流電圧に変換出力する共振型インバータと、前記共振型インバータの出力電圧を制御する電圧制御回路

と、を含み、前記共振型インバータは、その LC 共振回路内に接続された可変インダクタを含み、前記電圧制御回路は、前記可変インダクタのインダクタンスを制御することにより、前記共振型インバータの出力電圧を制御することを特徴とする。

【0017】また、本発明のバックライト輝度調整回路は、請求項 1～3 のいずれかの共振型インバータ回路と、前記共振型インバータの出力電圧により点灯されるバックライトと、を含み、前記電圧制御回路は、前記可変インダクタのインダクタンスを制御することにより、前記バックライトの輝度調整を行うことを特徴とする。

【0018】

【作用】本発明の共振インバータ回路およびこれを用いたバックライトの輝度調整回路は、共振型インバータの LC 共振回路内に、可変インダクタを接続している。したがって、前記可変インダクタのインダクタンスを制御することにより、LC 共振回路内の分圧比またはその共振周波数を変化させ、共振型インバータの出力電圧を所望の値に安定して制御することができる。

【0019】したがって、本発明の共振型インバータ回路を、バックライトの輝度調整回路に適用した場合には、調光信号に基づき、前記可変インダクタのインダクタンスを制御することで、バックライトを任意の輝度に調整することができる。

【0020】さらに、共振型インバータの出力電圧に基づき、可変インダクタをフィードバック制御することによって、直流電源の出力電圧変動に影響されることなく、バックライトを安定して点灯制御することができる。

【0021】このように、本発明の共振型インバータ回路は、従来チョッパレギュレータの機能も併せ持つため、チョッパレギュレータ自体が不要となる。したがって、回路全体の部品点数を少なくし、そのコストダウンを図ることができる。さらに、従来のチョッパレギュレータで行われたチョッパ制御がなくなるため、高速スイッチング動作に起因する EMI ノイズの発生を大幅に低減することが可能となる。

【0022】

【実施例】以下、図面に基づいて本発明の実施例について詳細に説明する。

【0023】第 1 実施例

図 1 は、本発明のバックライト用輝度調整回路が設けられたノート型のパーソナルコンピュータの一例が示されている。実施例のパーソナルコンピュータには、冷陰極管をバックライト 16 として用いた液晶表示装置が設けられており、前記バックライト 16 は、LCD 18 の裏側あるいは横側に配置され、LCD 18 に透過光を供給している。

【0024】前記バックライト 16 の輝度調整を行うため、実施例の輝度調整回路は、バッテリー 10 から出力

される直流電圧を交流電圧に変換する共振型インバータ 12 と、前記共振型インバータ 12 の出力電圧を制御する調光制御回路 14 とを含み、バックライト 16 に供給する電力量を制御し、バックライト 16 の輝度調整を行うよう構成されている。

【0025】前記インバータ 12 は、昇圧トランス 30、共振回路駆動用の 2 つのパワートランジスタ 32、34、出力電圧検出用抵抗 36、共振コンデンサ 38、バラストコンデンサ 40、ベース電流供給用抵抗 42、44、電流制限用チョークコイル 46 を含み、自励式の共振インバータとして動作するよう構成されている。

【0026】前記昇圧トランス 30 は、センタータップ T を有する一次巻線 S1 と、電圧出力用二次巻線 S2 と、フィードバック用三次巻線 S3 とを有しており、前記二次巻線 S2 にバラストコンデンサ 40 を介してバックライト 16 が接続されている。また、一次巻線 S1 のセンタータップ T にはチョークコイル 46 を介してバッテリー 10 から出力される直流電圧が印加される。

【0027】また、一次巻線 S1 の両端には、共振コンデンサ 38 が並列接続されており、さらに一次巻線 S1 の一端側はパワートランジスタ 32 のコレクター・エミッタ間を介して接地されており、他端側はパワートランジスタ 34 のコレクター・エミッタ間を介して接地されている。したがって、2 つのパワートランジスタ 32、34 を選択的に交互にオン・オフすることにより、一次巻線 S1 と共振コンデンサ 38 とで構成する LC 共振回路 20 が駆動され、これにより、二次巻線 S2 には所定周波数の交流電圧が現れて、バックライト 16 が点灯される。

【0028】また、三次巻線 S3 の一端側は、パワートランジスタ 32 のベースに接続されると共に、抵抗器 42 およびチョークコイル 46 を介してバッテリー 10 に接続されている。三次巻線 S3 の他端側は、パワートランジスタ 34 のベースに接続されると共に、抵抗器 44 およびチョークコイル 46 を介してバッテリー 10 に接続されている。三次巻線 S3 の両端を、パワートランジスタ 32、34 のそれぞれのベースに接続することにより、一方のパワートランジスタがオン状態となって、一次巻線 S1 に電流が流れるとき、他方のパワートランジスタがオフ状態になるようになっている。したがって、交互に 2 つのパワートランジスタ 32、34 をオン・オフ制御することにより LC 共振回路 20 が駆動され、出力用二次巻線 S2 には上述した交流電圧が発生するようになる。

【0029】本発明の特徴は、インバータ 12 の LC 共振回路 20 に、可変インダクタを接続し、この可変インダクタのインダクタンスを制御することにより、トランス 30 の出力用二次巻線 S2 の出力電圧を制御することにある。本実施例において、前記可変インダクタとして、制御トランス 22 が用いられている。

【0030】図2には、前記制御トランス22の具体的な構成が示されている。実施例の制御トランス22は、E型コアとI型コアあるいはE型コアとE型コアとを組み合わせてなるコア24と、このコア24に互いに磁束が相殺されるように同一ターン数で逆極性に巻き回された第1および第2の交流巻線26-1、26-2と、前記コア24に巻き回され前記第1および第2の交流巻線26-1、26-2のインダクタンスを制御する制御用直流巻線28とを含む。

【0031】以上の構成とすることにより、前記制御巻線28に直流電流を流すことにより、磁束 ϕ 1を発生させると、前記交流巻線26-1、26-2により誘導される磁束のバランスが崩れ、各交流巻線26-1、26-2のインダクタンスが変化する。したがって、制御巻線28に通電する直流電流の値を制御することにより、交流巻線26-1、26-2のインダクタンスを所望の値に可変制御することができる。

【0032】図1に示すよう、前記制御トランス22は、その一次交流巻線26-1が一次巻線S1の一端側*

$$V_{in} = \{ Z3 / (Z1 + Z2 + Z3) \} V \cdots \cdots (1)$$

この式から明らかなように、第1および第2の交流巻線26-1、26-2のインダクタンスL1、L2を可変制御することで、一次巻線S1両端電圧 V_{in} 、引いてはバックライト16に供給する電圧を所望の値に制御できることが理解されよう。

【0036】また、実施例の調光制御回路14は、インダクタ制御用トランジスタ50、シャントレギュレータ52、電流制限抵抗54、56、分圧抵抗58、調光用の可変抵抗60、位相補償用のコンデンサ62、平滑コンデンサ64、整流ダイオード66を含み、トランス30の二次巻線S2の出力電圧に基づき、制御トランス22の第1および第2の交流巻線26-1、26-2のインダクタをフィードバック制御するよう構成されている。

【0037】前記インダクタ制御用トランジスタ50は、その一端側が制御用直流巻線28と接続され、他端側が抵抗54を介してアースされている。このトランジスタ50のコレクタ電流を制御するため、トランジスタ50のベースには、抵抗56およびシャントレギュレータ52が接続される。シャントレギュレータ52がHレベルのとき、トランジスタ50のコレクタ電流が増加し、シャントレギュレータ52がLレベルのとき、トランジスタ50のコレクタ電流が減少するよう構成されている。ここにおいて、抵抗54は、抵抗56に比べてその抵抗値が小さく設定されている。

【0038】したがって、シャントレギュレータ52がHレベルのとき、制御用直流巻線28に流れる直流電流I10は大きな値となりコア24を磁気飽和させるため、第1および第2の交流巻線26-1、26-2のインダクタンスL1、L2が小さなものとなり、トランス30

*と共振コンデンサ38とを結ぶ通電回路内に直列接続され、前記第2の交流巻線26-2が一次巻線S1の他端側と共振コンデンサ38とを結ぶ通電回路に、前記一次交流巻線26-1とは逆極性となるように直列接続されている。さらに、前記制御巻線28は、その一端側がバッテリー10に接続され他端側が調光制御回路14に接続されている。

【0033】以上の構成とすることにより、制御トランス22の第1および第2の交流巻線26-1、26-2のインダクタンスを制御することにより、一次巻線S1、第1および第2の交流巻線26-1、26-2の分圧比が変わる。

【0034】ここにおいて、共振コンデンサ38の両端電圧をVとし、第1および第2の交流巻線26-1、26-2、トランス30の一次巻線S1のインピーダンスをそれぞれZ1、Z2、Z3とすると、一次巻線S1の両端に印加される電圧 V_{in} は次式で表される。

【0035】

の一次巻線S1に印加される交流電圧 V_{in} の値が大きくなる。これとは逆に、シャントレギュレータ52がLレベルのとき制御用直流巻線28の通電電流I10は小さな値となり、この結果、第1および第2の交流巻線26-1、26-2のインダクタンスL1、L2が増加する。したがって、トランス30の一次巻線S1に印加される電圧 V_{in} は小さくなる。

【0039】また、実施例において、出力用二次巻線S2の出力電圧は、出力電流検出用抵抗36の電圧値として検出され、この検出電圧はダイオード66、平滑コンデンサ64を介して出力される。この出力電圧は、調光用可変抵抗60と、抵抗58とからなる分圧回路により分圧され、シャントレギュレータ52のゲートGに印加される。シャントレギュレータ52は、そのゲートに印加される電圧に応じて、そのアノード・カソード間の抵抗がHレベル（抵抗大）とLレベル（抵抗小）との間でアナログ的に変化する。すなわち、ゲート印加電圧が上昇すると、シャントレギュレータ52はHレベルからLレベルに移行する。従って、シャントレギュレータ52の動作基準電圧（出力用二次巻線S2の出力する基準電圧）は、分圧回路を構成する調光用可変抵抗60の抵抗値を制御することにより、所望の値に設定することができる。したがって、この可変抵抗60の値を制御することで、バックライト16の調光制御を行うことが可能となる。

【0040】本実施例は以上の構成からなり、次にその作用を説明する。

【0041】まず、実施例の輝度調整回路全体の動作を説明するに先立って、実施例のインバータ12の動作を、従来のインバータと対比しながら説明する。

【0042】図4には、共振回路20内に可変インダクタのない従来のインバータの動作図が示されている。

【0043】今、トランジスタ110がオン状態であるとする、直流電源から流入する電流 I_1 は、トランス114の一次巻線S1のセンタータップT部分で2分の1にわかれ、 I_2 および I_3 として流れる。電流 I_2 は、直接トランジスタ110に流れ込み、さらに電流 I_3 はコンデンサ120を介してトランジスタ110に流れ込む。またこれらの電流 I_2 、 I_3 とは別に、共振回路20内を流れる共振電流 I_r が存在する。

【0044】前記電流 I_2 と I_3 は、大きさが等しく流れる向きが反対であるため、トランス114の一次巻線S1内においては、電流 I_2 、 I_3 に起因する磁束は打ち消し合い、共振電流 I_r による磁束のみが存在することになる。共振電流 I_r によって発生する一次巻線S1の入力電圧は、各素子の定数とは無関係に、センタータップTへの入力電圧 V_1 によって一義的に定まる。したがって、従来のインバータ82自体には、電圧を調整する機能は存在せず、したがって、図7に示すようなチョッパレギュレータ80が必要不可欠となる。

【0045】図3には、実施例のインバータ12の動作図が示されている。実施例のインバータ12は、前述したように、共振回路20内に可変インダクターとして機能する制御トランス22が接続されている。したがって、トランジスタ32がオン状態になるとすると、直流電源から供給される I_1 は、トランスのセンタータップT部分で従来と同様に2分の1ずつに分かれ、 I_2 、 I_3 となる。

【0046】そして、電流 I_2 は、一次交流巻線26-1を介してトランジスタ32に流れ込み、電流 I_3 は、二次交流巻線26-2、共振コンデンサ38を介してトランジスタ32に流れ込む。前記第1および第2の交流巻線26-1、26-2は、互いに磁束は相殺されるよう、巻数が等しく、逆極性となるように形成されている。したがって、大きさの等しい電流 I_2 および I_3 が、これら第1および第2の交流巻線26-1、26-2内を流れると、これらの電流によって生じる磁束はその大きさが等しく、向きが反対となるため、互いに打ち消し合う。したがって、第1および第2の交流巻線26-1、26-2からは、共振回路20内を流れる共振電流 I_r に起因する磁束のみが発生することになる。そして、この共振回路20内に発生した電圧 V （コンデンサ38の両端電圧）は、可変インダクタとして機能する第1および第2の交流巻線26-1、26-2のインピーダンス Z_1 、 Z_2 と、トランス30の一次巻線S1のインピーダンス Z_3 の比によって分圧され、トランス30の一次巻線S1の両端には、前記（1）式に示す分圧電圧 V_{in} が印加される。このことは、可変インダクタンスとして機能する第1および第2の交流巻線26-1、26-2の値を変化させることで、トランス30の二次巻

線S2の出力電圧を自由に調整できることを意味する。

【0047】したがって、実施例のインバータ12によれば、調光信号とトランス30の二次巻線S2の出力電圧に基づき、第1および第2の交流巻線26-1、26-2のインダクタンスを制御してやることで、インバータ12自体に従来のチョッパレギュレータの機能を発揮させることができる。

【0048】次に、本実施例のバックライト用輝度調整回路全体の動作を説明する。

【0049】まず、図示しないコンピュータの電源をオンすると、バッテリー10の出力電圧はチョークコイル46を介して共振型インバータ12へ印加され、共振回路20のLC共振動作が開始される。

【0050】このとき、調光制御回路14のシャントレギュレータ52は、最初Hレベルの状態であるため、トランジスタ50は十分にドライブされ、制御用直流巻線28に流れる電流 I_{10} は大きな値となり、第1および第2の交流巻線26-1、26-2のインダクタンス L_1 、 L_2 は小さな値となる。この結果、トランス30の二次巻線S2の出力電圧は高くなり、バックライト16は放電を開始する。

【0051】このとき、二次巻線S2の出力電圧は、抵抗36の両端電圧として間接的に検出され、ダイオード66、コンデンサ64により平滑出力される。そして、この検出電圧は、可変抵抗60と抵抗58とからなる分圧回路により分圧され、シャントレギュレータ52のゲートに印加される。そして、このゲートへの印加電圧すなわち二次巻線S2の出力電圧が所定の基準値以上になると、シャントレギュレータ52がLレベルへ移行し、トランジスタ50のコレクタ電流を制限するため、制御トランス22の制御用直流巻線28に流れる電流は減少する。

【0052】したがって、制御トランス22の第1および第2の交流巻線26-1、26-2のインダクタンスは大きくなり、この結果、トランス30の二次巻線S2の出力電圧の値は小さくなる。

【0053】このようにして、調光制御回路14は、トランス30の出力電圧に基づき、制御トランス22の第1および第2の交流巻線26-1、26-2のインダクタンスをフィードバック制御するため、トランス30の出力電圧は所定設定値に安定して制御されることになる。これにより、バックライト16は、所定設定値に応じた輝度に調整されることになる。

【0054】特に、本実施例によれば、バッテリー10の出力電圧が変動した場合でも、この出力電圧変動に影響されことなく、トランス30の出力電圧を希望設定値に安定してフィードバック制御することができる。

【0055】さらに、バックライト16の輝度調整を行う場合には、調光制御回路14の可変抵抗60の抵抗値を調整し、可変抵抗60と抵抗58の分圧比を変更すれ

ばよい。これにより、トランス 30 の出力電圧は、可変抵抗 60 の値に応じた任意の設定値に制御されることになり、これによりバックライト 60 の輝度を調光制御することが可能となる。

【0056】このように、実施例の輝度調整回路によれば、インバータ 12 の前段にチョッパレギュレータを設ける必要はなくなるため、回路全体の構成を簡単かつ安価なものとすることができる。

【0057】さらに、実施例の調光回路によれば、従来のチョッパレギュレータで行っていた高速スイッチング動作によるチョッパ制御が不要になるため、パルスの急峻な立ち上がりおよび立ち下りはなくなり、EMI ノイズの発生を大幅に低減することができる。

【0058】第 2 実施例

図 5 には、バックライトの輝度調整回路に用いられるインバータ 12 の第 2 実施例が示されている。

【0059】なお、前記第 1 実施例と対応する部材には同一符号を付してその説明は省略する。

【0060】前記第 1 実施例では、バッテリー 10 の出力電圧が変動しその値が大きくなると、ベース電流供給用抵抗 42、44 における消費電力が大きくなってしま 20 う。このような問題を解決するため、実施例のインバータ 12 は、制御トランス 22 の制御用直流巻線 28 の一端側にベース電流供給用抵抗 42、44 を接続し、制御用直流巻線 28 の他端側を、前記調光制御回路 14 を介しバッテリー 20 に接続されている。なお、調光制御回路 14 は、図 1 に示す電流 I10 の通電回路が直流巻線 28 とバッテリー 10 との間に接続されるように構成されている。以上の構成とすることにより、制御用直流巻線 28 に流れる電流は、トランジスタ 32、34 の駆動電流として用いられる。したがって、この駆動電流は、バッテリー 10 の出力電圧が大きくなった場合には調光制御回路 14 により小さく制御され、またバッテリー 10 の出力電圧が小さくなった場合には大きくなるように制御されるため、バッテリー 10 の出力電圧の変動に起因する抵抗 42、44 の消費電力の増加を効果的に抑制することができる。

【0061】特に、実施例では、バッテリー 10 の出力電圧が小さくなった場合に、調光制御回路 14 の動作により、その駆動電流が増加する方向に作用する。このため、駆動電流の減少に伴うインバータ 12 の動作不良が確実に回避され、消費電力が小さくかつ安定した動作が可能 40 なインバータ 12 を構成することができる。

【0062】図 8 には、本実施例の変形例が示されている。この変形例では、ベース電流供給用抵抗 42、44 を、調光制御回路 14 の制御用直流巻線 28 の間に接続している。

【0063】以上の構成とすることによっても、図 5 に示す実施例と同様な作用効果を奏することができる。特にこの変形例では、制御トランス 22 の制御用直流巻線 50

28 の巻線抵抗が大きい場合に極めて好適なものとなる。

【0064】また図 9 には、他の変形例が示されている。この変形例では、三次巻線 S3 にセンタータップを設け、このセンタータップに制御トランス 22 の制御用直流巻線 28 の一端を直接接続する。これにより、抵抗 42、44 を用いることなくトランジスタ 32、34 を駆動することができる。

【0065】第 3 実施例

前記第 1、第 2 実施例は、バッテリー 10 の出力電圧が変動した場合でも安定した動作を行うインバータ 12 を例に取り説明したが、これに対し、バッテリー 12 からの安定した電圧出力が保証されるならば、インバータ 12 を図 6 に示すように構成してもよい。

【0066】実施例のインバータ 12 は、制御トランス 22 の交流巻線 26 をコンデンサ 38 と並列接続し、この交流巻線 26 のインダクタンスを変化させることにより、共振回路 20 内における共振周波数 f を変化させることを特徴とするものである。

【0067】すなわち、トランス 30 の二次巻線 S2 側に接続されたコンデンサ 40 のインピーダンスは、 $1/(2\pi fC)$ となる。したがって、共振回路 20 の共振周波数 f を可変制御すれば、コンデンサ 40 のインピーダンスの値を調整することができる。

【0068】すなわち、コンデンサ 40 のインピーダンスの値が大きくなるように共振周波数 f を制御すれば、バックライト 16 に印加される電圧が小さくなり、これとは逆に、コンデンサ 40 のインピーダンスが小さくなるように共振周波数 f を制御すれば、バックライト 16 に印加される電圧が大きくなる。このようにして、本実施例によれば、制御トランス 22 の交流巻線 26 のインピーダンスを調整することにより、LC 共振回路 20 の共振周波数を制御し、バックライト 16 の輝度調整を行うことができる。

【0069】なお、本発明は前記各実施例に限定されるものではなく、本発明の要旨の範囲内で各種の変型実施が可能である。例えば、前記各実施例では、パーソナルコンピュータに本発明を適用した場合を例に取り説明したが、本発明はこれに限らず、これ以外の各種の分野に幅広く適用することが可能である。

【0070】

【発明の効果】以上説明したように、本発明によれば、部品点数が少なくコストダウンが可能であり、しかも EMI ノイズの発生を大幅に低減できる共振型インバータ回路およびこれを用いたバックライトの輝度調整回路を得ることができるという効果がある。

【図面の簡単な説明】

【図 1】本発明のバックライト用輝度調整回路が設けられたノート型のパーソナルコンピュータの構成図である。

13

14

【図2】可変インダクタとして用いられる制御トランスの概略説明図である。

【図3】実施例の輝度調整回路に用いられるインバータの動作説明図である。

【図4】従来の輝度調整回路に用いられるインバータの動作説明図である。

【図5】本発明の輝度調整回路に用いられるインバータの好適な第2実施例の概略説明図である。

【図6】本発明の輝度調整回路に用いられるインバータの好適な第3実施例の概略説明図である。

【図7】従来の輝度調整回路の説明図である。

【図8】第2実施例の変形例の説明図である。

【図9】第2実施例の他の変形例の説明図である。

【符号の説明】

12 インバータ

14 調光制御回路

16 バックライト

20 LC共振回路

22 制御トランス

26-1 一次交流巻線

26-2 二次交流巻線

28 直流巻線

30 昇圧トランス

32, 34 共振回路駆動用トランジスタ

10 36 出力電流検出用抵抗

38 共振コンデンサ

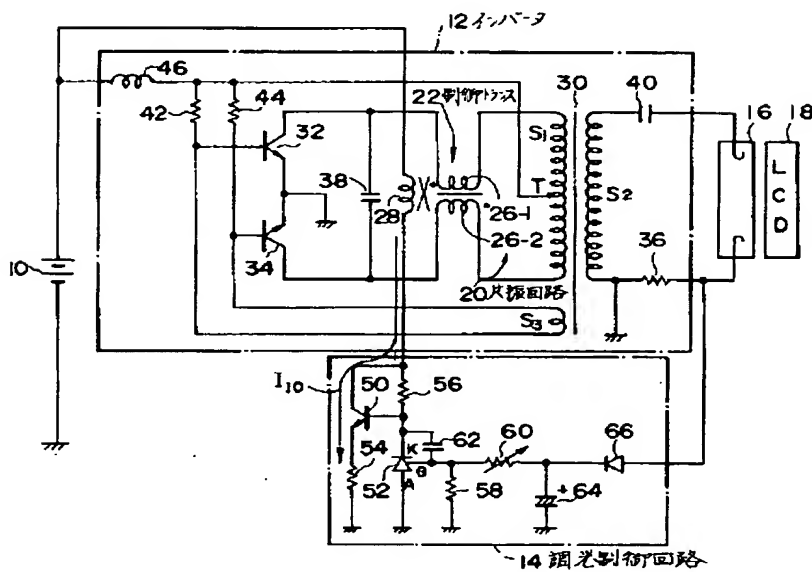
40 バラストコンデンサ

42, 44 ベース電流供給用抵抗

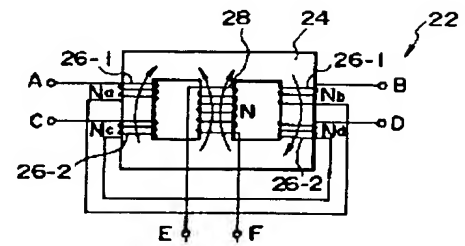
46 電流制御用チョークコイル

60 調光用可変抵抗

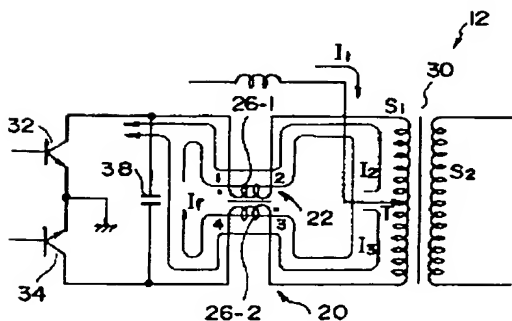
【図1】



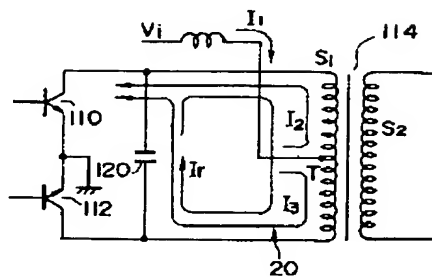
【図2】



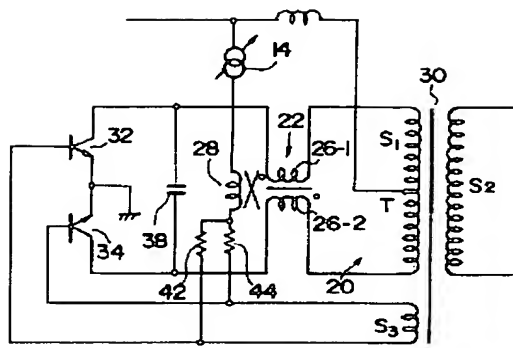
【図3】



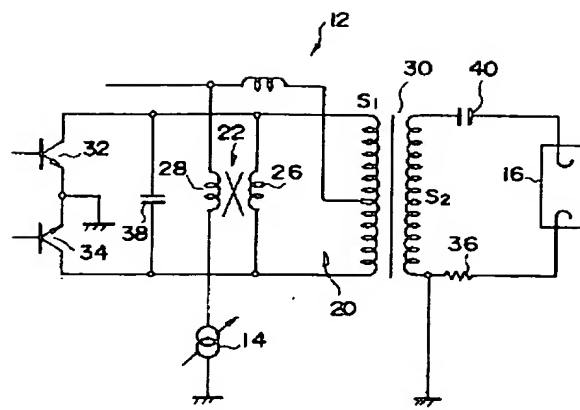
【図4】



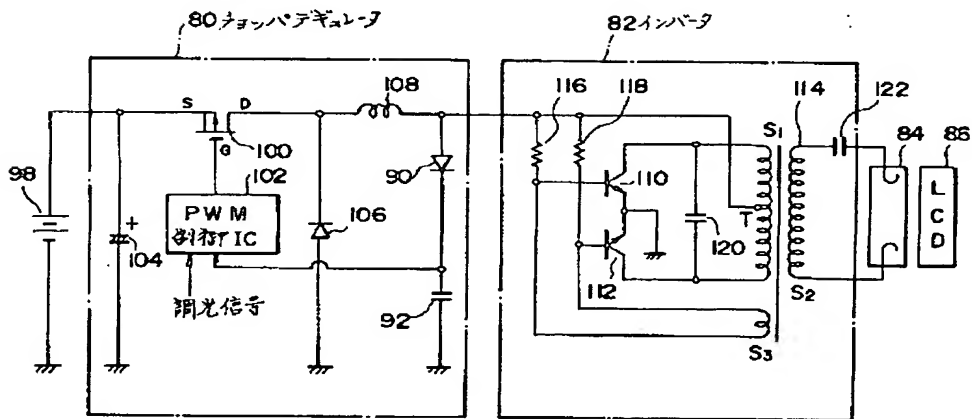
【図5】



【図6】



【図7】



【図8】

【図9】

